

KeplerとFermiのパイプラインアーキテクチャの違い

	Pipeline Architecture	Logic Area & Power	Clocking		
Fermi	<p>Latch</p>	<p>2x Clock</p> <p>2x Pipeline Stages</p> <p>1x Cores</p> <p>2x Throughput</p>	<p>1x Logic Area</p> <p>1x Logic Power</p>	<p>1x Clocking Area</p> <p>1x Clocking Power</p>	<ul style="list-style-type: none"> パイプラインステージ数が2倍 パイプラインがKeplerの2倍深い 動作クロックがKeplerの2倍速い 1倍のコアで2倍のパフォーマンス ロジック回路部分の面積は1倍 ロジック回路部分の電力は1倍 クロック回りの面積は1倍 クロック回りの電力は1倍
Kepler	<p>Latch</p>	<p>1x Clock</p> <p>1x Pipeline Stages</p> <p>2x Cores</p> <p>2x Throughput</p>	<p>1.8x Logic Area</p> <p>0.9x Logic Power</p>	<p>1x Clocking Area</p> <p>0.5x Clocking Power</p>	<ul style="list-style-type: none"> パイプラインステージ数が1倍 パイプラインがFermiの半分 動作クロックがFermiの半分 2倍のコアで2倍のパフォーマンス ロジック回路部分の面積はFermiの1.8倍 ロジック回路部分の電力はFermiの0.9倍 クロック回りの面積は1倍 クロック回りの電力は0.5倍