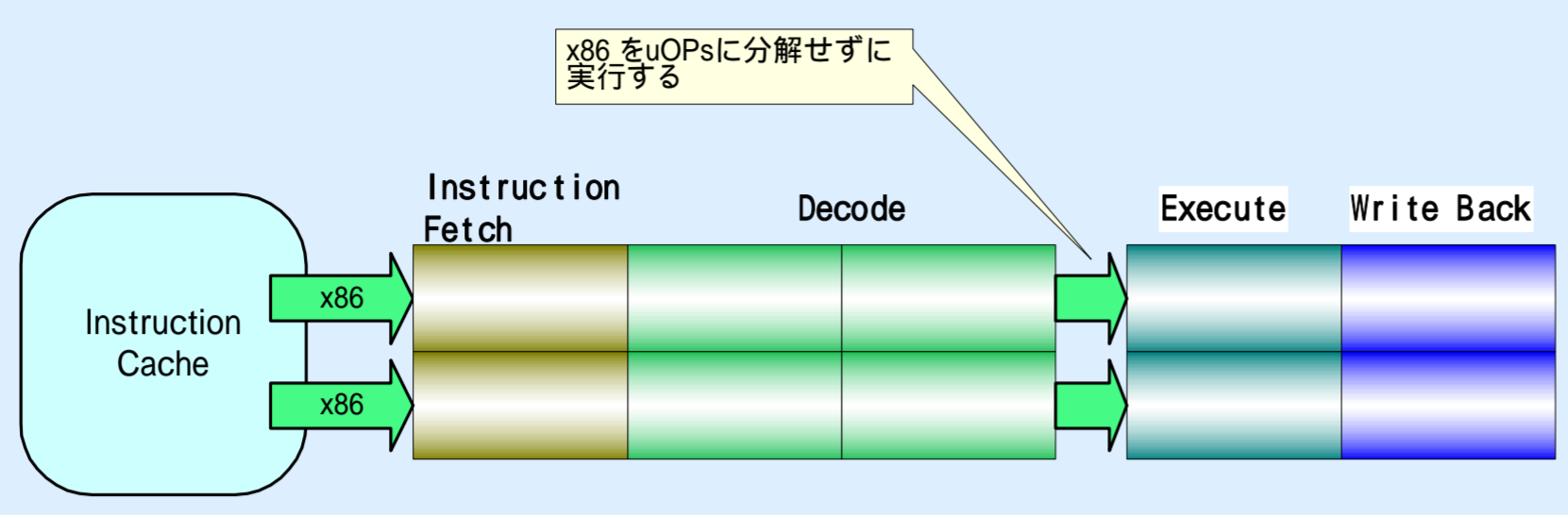


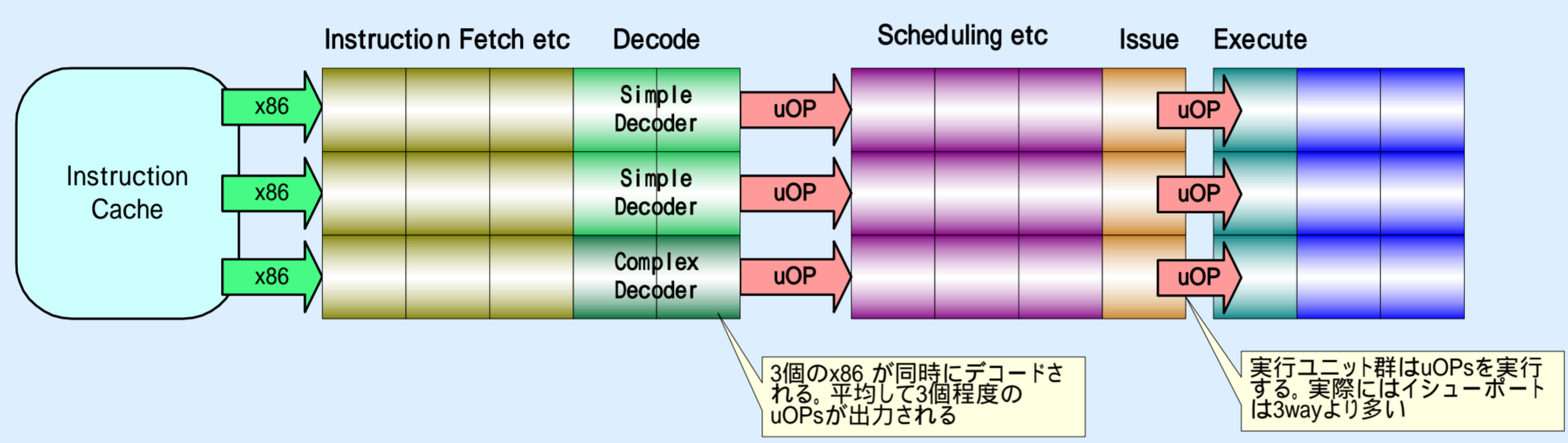
Intel CPUマイクロアーキテクチャの大まかな変遷

Fewer
of Internal Instructions
Many
Fewer

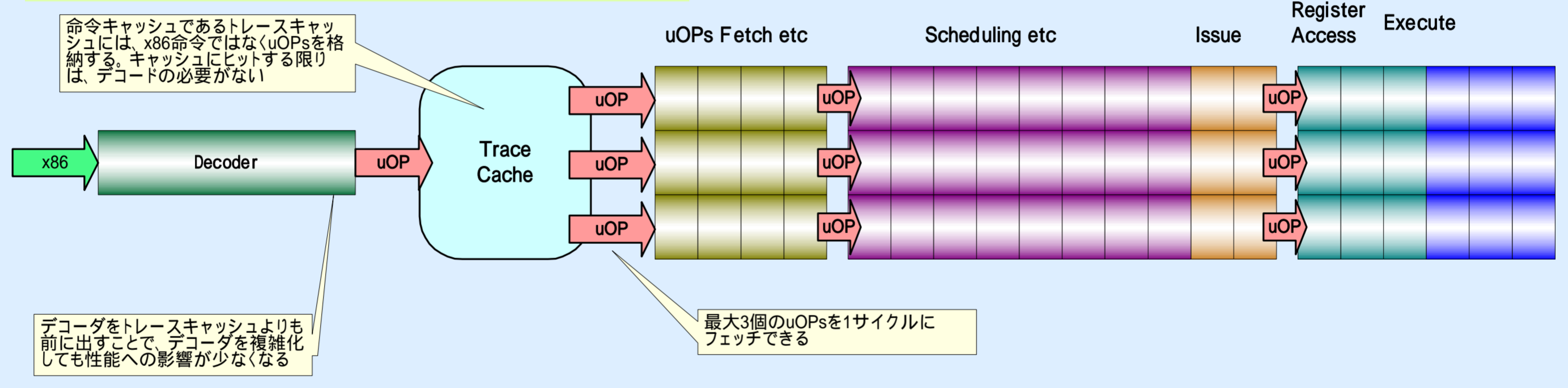
Pentium(P5)の場合



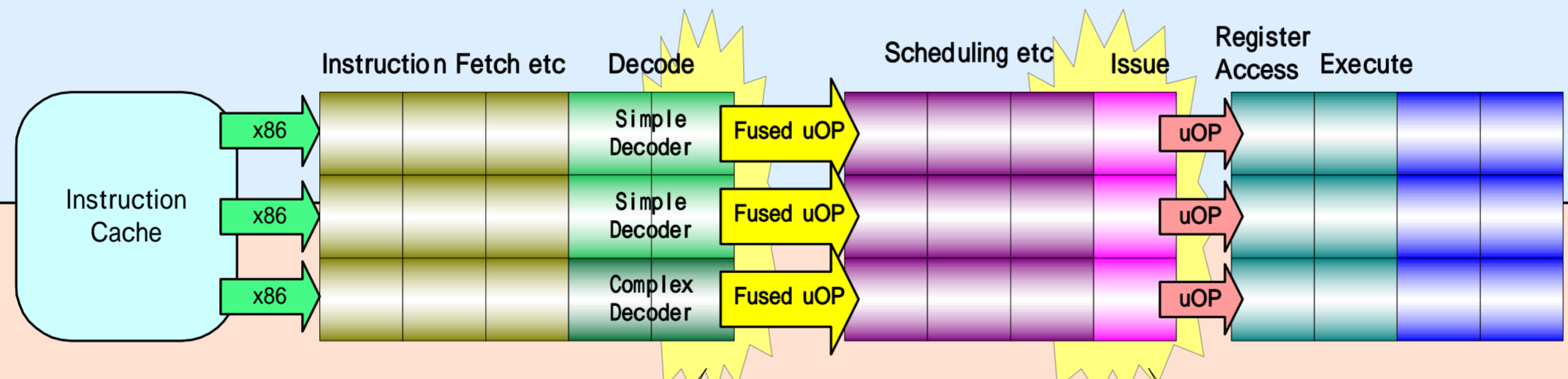
P6(Pentium IIIなど)の場合



NetBurst(Pentium 4)の場合(Prescottは31段)



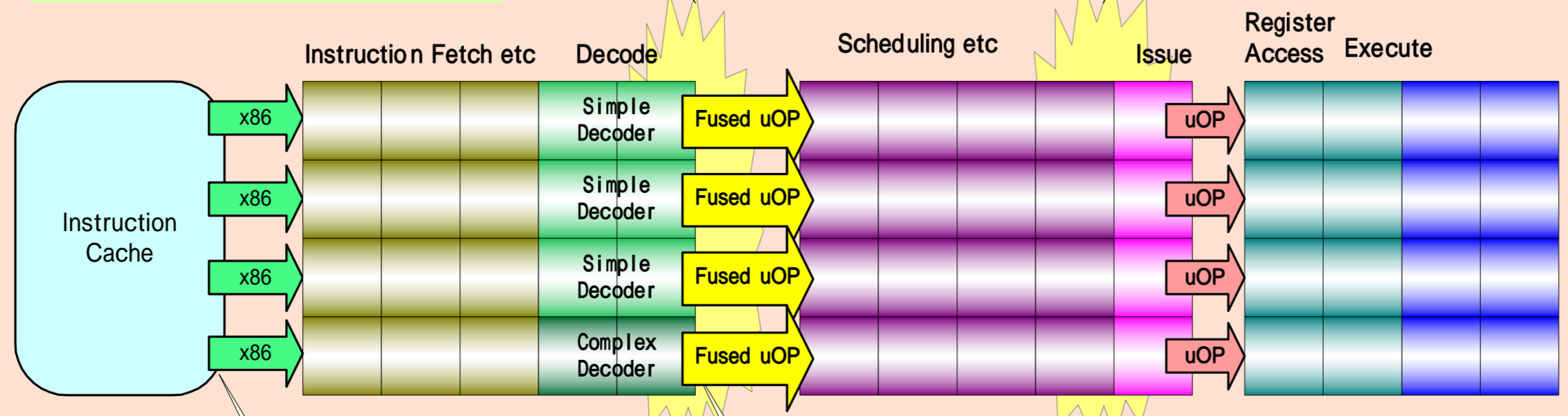
Banias系の場合(推定)



uOPsフュージョン
従来複数のuOPsに分解していたx86命令を、複数のuOPを重ねたFused uOPsに変換、uOPsの数を減らす

FuseduOPs分解
複数のオペレーションを含むFused uOPsを分解、各オペレーション毎にターゲットの実行ユニットに発行する。命令発行ポート自体は、3wayより多いと推定される

Merom系の場合(推定)



従来3命令/サイクルだったx86命令デコードを、4命令/サイクルに拡張

uOPsフュージョンを発展、より多くのオペレーションを融合可能に

Pentium Brand

Core Brand