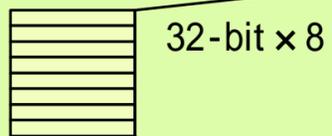


x86のレジスタ

Efficeonのレジスタ

汎用レジスタ(GPR)



マッピング

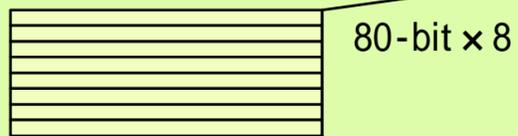
整数レジスタ

32-bit x 64

整数シャドウレジスタ

32-bit x 48

FPレジスタ(ST0-7)



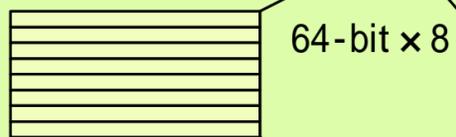
マッピング

FPレジスタ

80-bit x 64

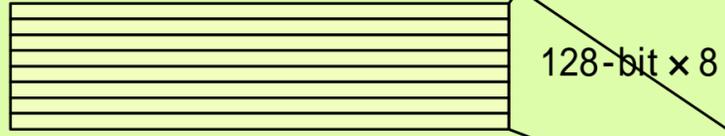
FPシャドウレジスタ

MMXレジスタ(MM0-7)



マッピング

SSEレジスタ(XMM0-7)



XMMの場合は、2本のレジスタをペアにしてマップ

80-bit x 48